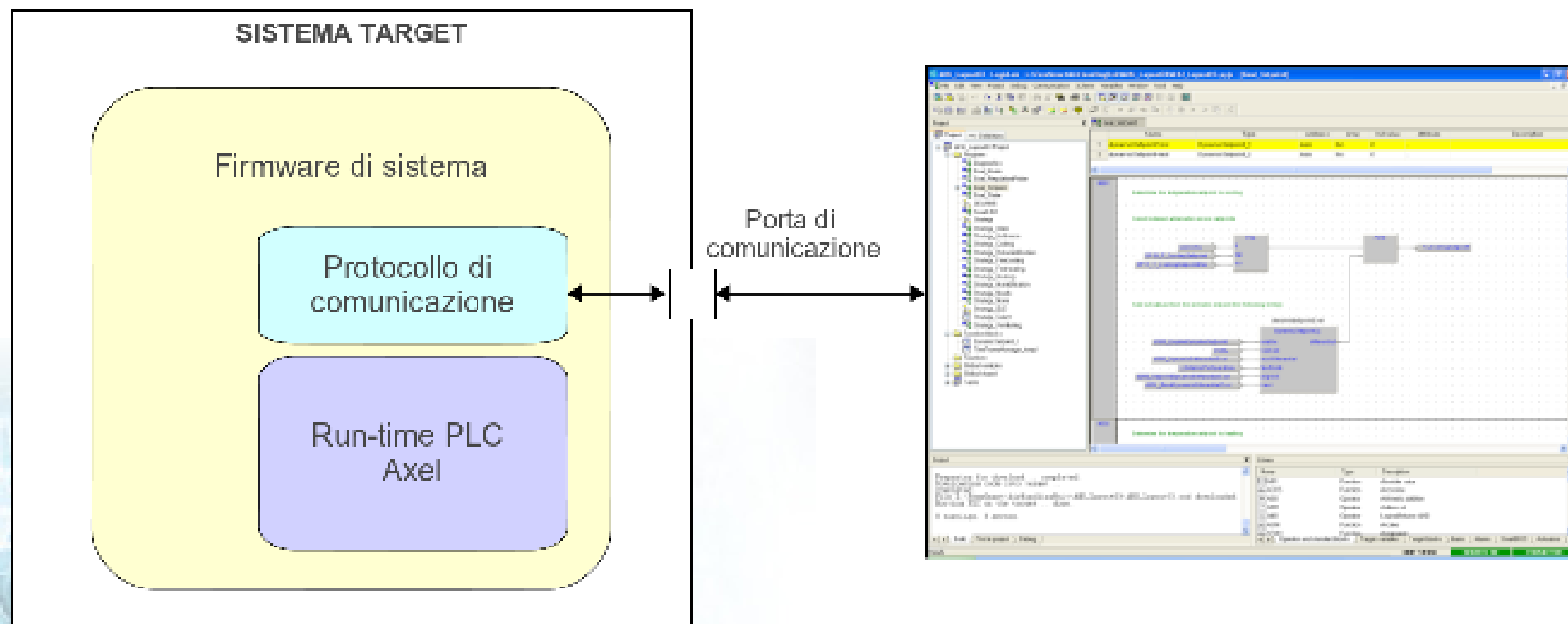


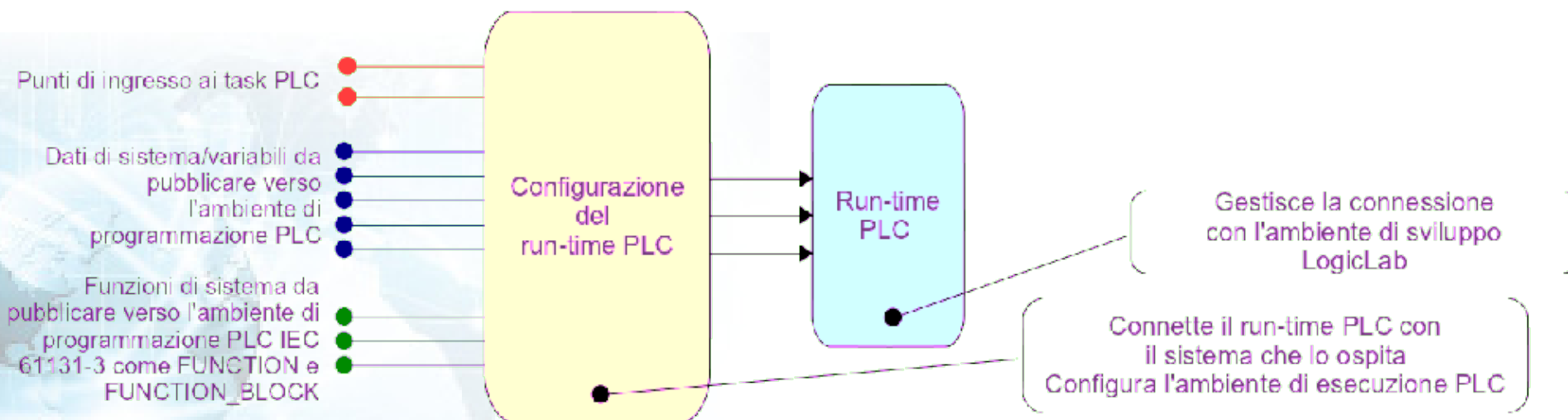
Programmate il Vostro prodotto con LogicLab

Per poter lavorare con LogicLab, il Vostro prodotto necessita solamente del run-time PLC Axel e di generiche funzionalità di rete



Il run-time PLC può essere integrato rapidamente nel software del Vostro prodotto

- Gli elementi che compongono il run-time PLC sono:
 - il run-time propriamente detto, fornito da Axel e da includere senza modifiche
 - la configurazione del run-time, adattata ai requisiti specifici del Vostro sistema
- Entrambi sono forniti in codice sorgente ANSI C
- Il run-time deve essere linkato nel file eseguibile del firmware, insieme al resto del software di sistema



LogicLab può interfacciarsi con qualunque tipo di hardware e software di comunicazione

- LogicLab include il supporto per diversi protocolli standard di comunicazione, compresi Modbus (sia RTU che ASCII), CANopen, TCP/IP, ecc.
- E' anche possibile ricorrere a protocolli di comunicazione proprietari, come già avvenuto in diverse occasioni
- Le funzioni richieste al protocollo di comunicazione sono limitate a:
 - Lettura e scrittura di semplici oggetti (per esempio, registri Modbus o dizionari di oggetti CANopen)
 - Lettura e scrittura di blocchi di memoria
- Il protocollo può essere esteso in modo da includere caratteristiche mancanti

Non vi sono altri requisiti di sistema

- Non è richiesta alcuna specifica architettura software: è il run-time PLC Axel ad adattarsi all'ambiente ospite, non il contrario
- Qualunque sistema operativo può interfacciarsi con il run-time PLC ed è anche possibile farne a meno
 - Il run-time ha già dimostrato di essere in grado di funzionare con una vasta gamma di sistemi, da Microsoft Windows a sistemi operativi real-time, a semplici sistemi proprietari
- LogicLab può funzionare virtualmente con qualunque architettura hardware ed è stato portato con successo su molti micro-controllori a 32, 16 e persino 8 bit, inclusi: ARM, Atmel AVR, Intel x86, Freescale ColdFire, Fujitsu 16LX/FX, Intel i960, Infineon TriCore, Infineon C166 e Texas Instruments TMS320

Il porting del run-time PLC è realizzato dal nostro staff in stretta collaborazione con il Vostro

- La maggior parte del lavoro necessario per adattare il run-time PLC al Vostro sistema è compiuto dai nostri tecnici
- Solitamente richiediamo la disponibilità part-time di almeno un membro del Vostro reparto engineering per offrire supporto ad Axel relativamente a questioni specifiche del Vostro sistema, tra cui:
 - fornitura di strumenti hardware e software necessari per lavorare con il Vostro sistema
 - trasferimento delle conoscenze relative a tutti gli aspetti specifici del Vostro sistema (per esempio, un protocollo di comunicazione proprietario)
 - implementazione di funzionalità di sistema mancanti
 - implementazione di funzioni opzionali del run-time PLC che dipendono in maniera sostanziale dal sistema ospitante

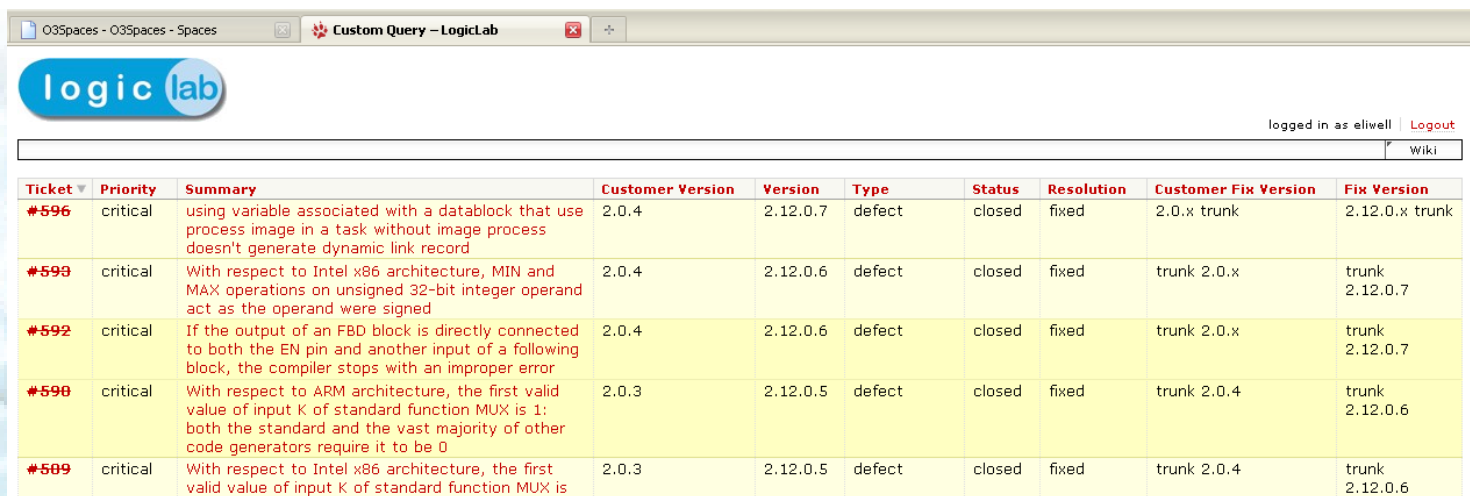
Il risultato è un IDE completo per il Vostro prodotto, facile da mantenere e con grandi potenzialità di estensione

- Contestualmente alla consegna di LogicLab, Vi forniamo documentazione e indicazioni su:
 - Come creare il Vostro pacchetto di distribuzione
 - Come personalizzare l'ambiente di sviluppo (per esempio, per includere nome e logo della Vostra azienda)
 - Come mantenere il Vostro prodotto e creare nuove versioni
 - Come sviluppare e distribuire librerie di blocchi IEC ed esempi di applicazioni reali
- Inoltre, LogicLab può essere esteso con funzionalità dedicate alla programmazione del Vostro prodotto, dal momento che include un browser Web integrato e una potente interfaccia di scripting



Al termine del porting, la nostra partnership continua

- Quando l'attività di porting comincia, un tecnico Axel viene designato come Vostro contatto preferenziale; al termine del porting, la stessa persona continua ad essere disponibile per Voi
- Forniamo un efficace servizio di Assistenza Tecnica, che comprende un sistema di tracking on-line delle Vostre segnalazioni e richieste
- In qualità di consulente e fornitore di tecnologia, Axel Vi aiuterà a chiarire ogni ulteriore esigenza relativa alla programmazione del Vostro prodotto, suggerendo e/o fornendo le relative soluzioni



Ticket	Priority	Summary	Customer Version	Version	Type	Status	Resolution	Customer Fix Version	Fix Version
#596	critical	using variable associated with a datablock that use process image in a task without image process doesn't generate dynamic link record	2.0.4	2.12.0.7	defect	closed	fixed	2.0.x trunk	2.12.0.x trunk
#599	critical	With respect to Intel x86 architecture, MIN and MAX operations on unsigned 32-bit integer operand act as the operand were signed	2.0.4	2.12.0.6	defect	closed	fixed	trunk 2.0.x	trunk 2.12.0.7
#592	critical	If the output of an FBD block is directly connected to both the EN pin and another input of a following block, the compiler stops with an improper error	2.0.4	2.12.0.6	defect	closed	fixed	trunk 2.0.x	trunk 2.12.0.7
#598	critical	With respect to ARM architecture, the first valid value of input K of standard function MUX is 1: both the standard and the vast majority of other code generators require it to be 0	2.0.3	2.12.0.5	defect	closed	fixed	trunk 2.0.4	trunk 2.12.0.6
#589	critical	With respect to Intel x86 architecture, the first valid value of input K of standard function MUX is	2.0.3	2.12.0.5	defect	closed	fixed	trunk 2.0.4	trunk 2.12.0.6

Scorrettiamo sul Vostro successo: guadagniamo nella misura in cui Voi guadagnate dal nuovo prodotto

- Il nostro modello di business rispecchia la volontà di sviluppare partnership invece di semplici rapporti cliente/fornitore
- Una volta che la fase di porting del run-time PLC è terminata, acquistate una licenza per ogni articolo venduto
 - Il prezzo reale della licenza è formulato in base al Vostro volume d'affari e dipende soprattutto dalle quantità annuali
- LogicLab è gratuito: per usare l'ambiente di sviluppo IEC 61131, non sono richieste né licenza né registrazione
- Il prezzo del porting dipende dalle specifiche tecniche del Vostro prodotto, ma il nostro modello di business è tale da ridurre il Vostro investimento iniziale